Circuito Integrado SMD 74HC00D

Codigo: **113105**

Descripción

Gama de puertas lógicas estándar de la familia 74HC de los CI de lógica CMOS de Texas Instruments La familia 74HC utiliza tecnología CMOS de puerta de silicio para lograr velocidades de funcionamiento similares a las de la familia LSTTL, pero con el bajo consumo de potencia de los circuitos integrados CMOS estándar.

- Logic-puertas e Inversores
- Serie 74HC
- Parte de estado Activo
- Tipo de lógica: Puerta NAND
- Tensión de alimentación 2 V ~ 6 V
- Corriente-quiescente (máx.): 40 y micro;
- Salida de corriente alta, baja: 5.2mA... 5.2mA
- La lógica de nivel bajo: 0,5 V ~ 1,8 V
- La lógica de nivel alto: 1,5 V ~ 4,2 V
- Retardo máximo de difusión @ V, máximo CL: 7ns @ 6V 50pF
- Temperatura de funcionamiento: -40 °C ~ 125 °C
- Tipo de montaje: Montaje superficial
- 14-DIP (0.154 ", 3,90mm de ancho)