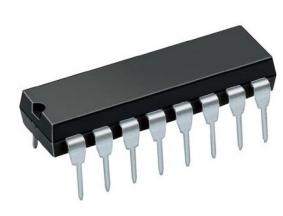
Circuito integrado CD40106BE

Codigo: 112724



Descripción

EI CD40 (1986) et un CMDC commutator de nivel cualcrupe de hajo votalie, a alto votale, que cambinis um a refui de entrada de lógica digital de bajo votalie; de CD, pl. con 1 (ágica de v. DVO y 0 (ágica v. 95%) sem qualcre la persencia de commissión de situal resista (n. 1903) antes de la aplicación de suministro de haja fensión (n°CC) o las séniles de entrada. No hay restricciones en la secuencia de suministro de la tensión (n°CC) o las séniles de entrada. Altenias, com una excepción, no hay restricciones de los hay restricciones en la sequinación de 1900. Co la se séniles de entrada defento de las classificaciónes en los entradas. Altenias, com una excepción, no hay restricciones sobre las entradas de las voltages de una como de la companio del la companio de la companio de

- Capacidad de salida de tres estados individuales
- Controles de salida de tres estados habilitados por separado
- Independencia de las consideraciones de la secuencia de suministro de energi
- Subida y bajada de la capacidad de cambio de nive
- Características de salida simétricas estandarizada:
- 100% probado para corriente en reposo a 20V
- Corriente de entrada máxima de 1?A a 18V

Aplicaciones: Procesador de señal

- Tipo: CMOS
- Familia: CD4000
- Tipo de circuito lógico: Traductor de nivel de voltaje
- ------
- Tensión de alimentación máxima: 15.
- Corriente de salida: 6 8mA
- Retardo de propagación: 180ns
- Temperatura de operación mínima: -55°C
- Temperatura de operación máxima: 125°C
- Encapsulado: DIP
- 16 pines