

Circuito Integrado 74154 Decoder / Demultiplexer (SN74LS154) DIP-24

Codigo: 111773



Descripción

Demultiplexor y decodificador de 4 a 16 líneas, cada uno de estos decodificadores de 4 líneas a 16 líneas utiliza circuitos TTL para decodificar cuatro entradas codificadas en binario en una de seis salidas mutuamente excluyentes cuando tanto las entradas estroboscópicas G1 y G2, son bajas. La función de demultiplexación se realiza utilizando las 4 líneas de entrada para direccionar la salida, pasando la información por una de 16 de las entradas estroboscópicas con una salida estroboscópica baja. Cuando cualquiera de las entradas estroboscópicas son altas, todas las salidas serán altas. Estos demultiplexores son idealmente adecuados para implementar decodificación de memoria de alto rendimiento. Todas las entradas están protegidas y los diodos clamping de entrada son proporcionados para minimizar los efectos de la línea de transmisión y, por lo tanto, simplificar el diseño del sistema.

- Decodifica 4 entradas codificadas en binario en una de 16
- Realiza la función de demultiplexación mediante la distribución de datos de una línea de entrada a cualquiera de 16 salidas
- Los diodos clamping de entrada simplifican el diseño del sistema de salida de verificador, baja impedancia y polos totem
- Retardo de propagación típico 3 niveles de lógica 23 ns Strobe 19 ns
- Disipación de potencia típica 45 mW
- Especificaciones
- Familia: LS
- Tipo lógica del circuito: Decodificador / demultiplexor
- Número de salidas: 16
- Tensión de alimentación mínima: 4.5 V
- Tensión de alimentación máxima: 5.25 V
- Corriente de salida baja: -0.4 mA
- Corriente de salida alta: 8 mA
- Temperatura de funcionamiento mínima: 0°C
- Temperatura de funcionamiento máxima: 70°C
- Encapsulado DIP
- 24 pines

Sustituto

NTE74154, NTE74C154, NTE74HC154